

## PCIe 接口 1553B 板卡



PCIe 接口 1553B 板卡是一款自主研发 IP 核的符合 MIL-STD-1553B 协议的仿真测试板卡, 搭配免费的应用软件, 能够实现大部分的数据通信操作功能。如需二次开发, 可提供各种通讯方式下的例子程序, 工程师只要稍加修改, 就可完成数据传输。

### 产品概述

- ◎ 计算机接口 PCIe
- ◎ 支持 Wind XP/7 (32 位/64 位)、Vxworks、Labview-RT 系统
- ◎ 驱动程序: 提供标准 DLL, 支持 VC、VB、Delphi、LabVIEW、CUI 等标准的开发语言平台
- ◎ 应用程序: 我们提供的应用程序使客户只需安装即可使用 1553 板卡, 实现大多数应用所需的通讯操作功能。

### 技术规格

- ◎ 电源需求: 5V 1000mA
- ◎ 产品功耗: 小于 5W
- ◎ 外形尺寸: 160 mm \*113 mm \*11 mm (长\*宽\*厚)
- ◎ 对外接口: SCSI168 接口
- ◎ 工作温度: -40℃—85℃

### 产品详细特性

#### BC 模式

- 可发送周期消息, 可在周期消息中随机插入消息
- 随机消息的优先级可设置
- 支持消息重发, 重发次数可设置, 最多支持重发 2 次
- 重发条件可设置, 重发通道可设置硬件自动切换
- 最多可缓存 32768 条消息
- BC 可设置硬件自动发送条件消息
- 支持硬件在满足设定条件的情况下自动发送预设消息
- 增加了延时等待消息
- 可设置任意消息产生中断

#### RT 模式

- RT 地址支持 0-31
- RT 子地址支持单缓冲 (CDP 个数为 1) 和循环缓冲
- 循环缓冲方式下最大支持 32 条消息循环, 即 2048Byte
- 用户可设定循环缓冲区指针

- 用户可获取循环缓冲区指针
- 可设置任意 RT 子地址的任意消息产生中断中断缓存区大小为 32 条消息
- RT 子地址缓存区大小可配置
- 可设置非法命令表
- 时间标签功能 (单位 1us)

#### MT 模式

- 可设置 RT 地址监听表
- 循环缓存方式接受消息, 循环缓存最大 65536 条消息
- 可获取当前消息的指针
- 顺序方式读取消息或用户随意读取消息
- MT 方式下支持过滤功能
- 可设置任意消息产生中断
- 中断缓存区大小为 32 条消息
- 时间标签功能 (单位 1us)

### 产品选型指南

PCIe-1553-X X

| |

①②

注: “①” “1” 单通道 “2” 双通道

“3” 3 通道 “4” 4 通道

“②” “D” 单功能 “F” 多功能

例如: PCIe-1553-1F

PCIe 接口单通道多功能 1553B 板卡